O4030

8

8

O4030

OR(अथवा)

16

Explain Inverting OP-Amp with feedback obtain an equation for voltage gain with feedback.

इनर्वटिंग OP-Amp की व्याख्या फीडबैक के साथ करें। फीडबैक के साथ विभव गेन का व्यजंक भी प्राप्त करें।

9. How many types of feedback are emplaned? Explain each with block diagram.

कितने प्रकार की फीडबैक व्यवहार में आता है ? ब्लॉक आरेख के साथ प्रत्येक को समझाए ।

OR(अथवा)

Derive the expression of power gain and output Impedance in terms of h-parameter.

h-पैरामीटर के संदर्भ में पावर गेन और आउटपूट प्रतिबाधा के लिए व्यजंक प्राप्त करें।

10. Why FETS have higher input Impedance than BJT?

FETS के लिए BJT की तूलना में, इनपूट प्रतिबाधा क्यों अधिक होता है ?

2019(Even)

Time: 3Hrs. Sem. IV - Dip. Ec. Engg A.E.D & CKT

Full Marks: 80

Pass Marks: 26

Answer all 20 questions from Group A, each question carries 1 marks.

ग्रप-A से सभी 20 प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 1 अंक है। Answer all **Five** questions from **Group B**, each question carries 4 marks.

ग्रुप-B से सभी पाँच प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 4 अंक है। Answer all **Five** questions from **Group** C, each question carries 8 marks.

ग्रुप-C से सभी पाँच प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 8 अंक है।

All parts of a question must be answered at one place in sequence, otherwise they may not be evaluated.

एक प्रश्न के सभी अंशों का उत्तर एक ही जगह (लगातार क्रम में) होना चाहिए, अन्यथा वे जाँचे नहीं जा सकते हैं।

The figure in right hand margin indicate marks. दाएँ पार्श्व के अंक पूर्णांक के सूचक हैं।

21403

derive an expression	Draw a self-bias circuit and for stability factor.	.8	(ii) The purpose of R-C or transformer coupling is to A Block AC			
o yor frequency of sales of sales	Draw and explain the circui oscillator. Derive the expresoscillation. वन-बीज दोलनित्र का परिष् करें। दोलन की आवृत्ति के			ई माम कप्र निमिर्ड (स्र) पावर (श्रीक्त) एट्ठर्गिंग (म्र) धारा केवल		
8 हिन्दरण टियून <i>ड्</i> ।	Tuned Amplifier. विश्वनंद् अम्लिफाय क्या है ं आम्लिफाय कि व्याख्या करें		ìo	The decibel is a measure (a) Power (b) Voltage (c) Current (d) Power level		
07=SX8	GROUI swer all Five Questions. ने पॉन प्रश्नों के उत्तर दें What is Tuned Amplifier ?		1x20=20	GROUP A e the most suitable answer s : क उपयुक्त विकल्प को चुन	snoitqo	
21403	51 050	0†O	O4030	ζ	21403	

(d) None of these

(c) Increase thermal stability

(b) Separate bias one stage from another

। र्रक ज्यार कर्ण्य प्रजी क

काण्म काधीक साई तथा स्थापित गुणांक

4

What is Hybrid circuit? Explain in brief. 4 हाइब्रिड सर्किट क्या है ? सक्षेप में व्याख्या करें।

OR(अथवा)

14

What is transistor biasing?

ट्राजिस्टर बिआसिंग क्या है ?

Define the h - parameter of a common emitter transistor with diagram.

आरेख के साथ एक कॉमन उत्सर्जक ट्रांजिस्टर के एच-पैरामीटर को परिभाषित करें।

OR(अथवा)

What are the types of feedback? Explain the terms feedback factor and open loop gain.

फीडबैक कितने प्रकार का होता है ? फीडबैक. गुणांक तथा ओपन-लूप गेन की व्याख्या करें।

- आर-सी या ट्रांसफार्मर युग्मन का उद्देश्य (ii)
 - (अ) ब्लॉक एसी
 - (ब) बायस को एक चरण से दूसरे चरण से पृथक करता है।

3

- (स) थर्मल स्थिरता में वृद्धि करता है।
- (द) इनमें से कोई नहीं।
- The frequency response of transformer (iii) coupling is
 - (a) Good
 - (b) Very good
 - (c) Excellent
 - (d) Poor
- ट्रांसफार्मर युग्मन की आवृति प्रतिक्रिया (iii) होती है।
 - (अ) अच्छी
 - (ब) बहुत अच्छी
 - (स) उत्कृष्ट
 - (द) कमजोर
- (iv) In an OP-AMP the ability to suppress the noise voltage is
 - (a) CMRR
 - (b) Slew Rate
 - (c) Frequency
 - (d) Voltage gain

O(अभवा)

oscillator. What is an Oscillator? Discuss the advantage of

एक दोलीनेत्र क्या है ? इसके लाभ पर चर्चा करें।

3. What are the characteristics of Ideal OP-Amp?

र है एक एफ्रिक्सिफ के अभिलक्षण क्या हैं ?

O(अभवा)

What is DC load line and operating point?

ही सी लोड लाइन और ऑपरेरिंग बिन्दु क्या है ?

emitter configurations with graph. Explain the input characteristics of common

इनपुर अभिलक्षण को व्याख्या करे। क्षाफ के साथ कॉमन उत्सजक विन्यास की

OR(अथवा)

Explain. What is Junctions field effect transistor (JFET)?

। ५क एक इंटी क्या है ? व्याख्या करें।

- ई ाज्ञमझ कि निष्ठ कि एक मुचालन प्रवधिक में कोलाहल वोलटेज (vi)
- (अ) सी एम आए आए
- (ब) कई दं
- (स) अवृति
- (द) बोलटेज लाभ
- are related by Voltage gain with and without -ve feedback (Λ)
- $\frac{A}{\partial A 1}$ (s)
- $\frac{A}{A+I}$ (d)
- $\frac{1+A\beta}{A} (3)$
- A.(AA+I)(b)
- 1 ई प्रशिक्त प्राप्त मनि मिर प्रश्नि अशात्मक किडबैक के साथ के बिना क्र इ माभ से सबधित है एव (Λ) ान्हीं के शाप्त के क्विंडिंस कम्जाएऋ
- $\frac{A}{A-1}$ (Fe)
- $\frac{A}{\{A+1\}}$ (F)
- $\frac{\beta A + 1}{A}$ (F)
- A.(AA+I) (5)

†

(xx) The Best method of Bias is

21403

- (a) Base Relistor method
- (b) Collector to base bias
- (c) Voltage divider bias
- (d) None of these
- (xx) बायस का सबसे अच्छा तरीका
 - (अ) आधार रोकने वाला विधि
 - (ब) आधार बायस के लिए कलेक्टर
 - (स) वोलटेज विभक्त बायस
 - (द) इनमें से कोई नहीं

GROUP B

Answer all **Five** Questions.

4x5 = 20

सभी पाँच प्रश्नों के उत्तर दें

2. Define OP-Amp. Differentiate Integrator circuit and differentiator.

OP-Amp को परिभाषित करें। इन्टिग्रेटर परिपथ तथा डिफरेन्सियटर परिपथ में विभेद करें।

- (vi) In a P channel JFET, the charge carrier are
 - (a) Electron
 - (b) Holes
 - (c) Both (a) and (b)
 - (d) None of these
- (vi) एक पी—चैनल जे.एफ.ई.टी में, आवेशप्रभारी वाहक होता है।
 - (अ) इलेक्ट्रॉन
 - (ब) विवर
 - (स) दोनो (अ) और (ब)
 - (द) इनमें से कोई नहीं
- (vii) A FET is a
 - (a) Unipolar
 - (b) Bipolar
 - (c) (a) and (b) both
 - (d) None of these
- (vii) एक एफ ई.टी एक है
 - (अ) एकध्रवीय
 - (ब) द्विध्रुवी
 - (स) (अ) और (ब) दोनों
 - (द) इनमें से काई नहीं

15	बुद्धविदंश	क्षेत्रहार	मिवीलन	आदर्श	ቀሃ	(iiivx)
----	------------	------------	--------	-------	----	---------

(अ) शुच्य

ofinital (b)

(c) Large

- ार्डाख (F)
- (H) बड़ा
- 하는 (5)

The negative feedback in an Amplifier.

- (a) Reduce the voltage gain
- (b) Increase the voltage gain
- (c) Does not affect the voltage gain
- (d) None of these

किंडीस कम्जाण्ड्र में प्रधासिनमप् कप्र (xix)

- (अ) वीलटेज लाभ कम करता है
- (ब) वायरेज लाम वृद्धि
- ित्रम प्रभाषित एक मान एउन्निहास (ए)
- किम ड्रेकि मेम्ड्र (इ) **5** 肋y中

- 0001 (b) 001(3)
- (形) 0.9 अादश बायिसेंग सिकेट की स्थिरता कारक
- l (<u>Þ</u>)
- (祖) 100
- 0001 (코)
- of 0.001 and a differential gain of 10⁺ its An OP-Amp has a common mode gain (xi)
- CMKK is equal to
- ⁷01 (s)
- ⁴01 (2) ⁷-01 (d)
- [€]01 (b)

(xi)

- एक अंतर लाम होता है, इसका सी एम आर आर सामान्य मोड लाम होता है और 10 का क अपिरेशनल एम्पलीफायर में 0.001 का
- ई फिडि
- ⁷01 **(в)**
- _01 **(b)**
- (**田**) 10⁴
- **(4)** 10³

(xvi) The LC oscillators the frequency of oscillations is given by

10

- (a) $2\pi / \sqrt{LC}$
- (b) $\frac{1}{2\pi}\sqrt{LC}$
- (c) $\sqrt{LC} / 2\pi$
- (d) $2\pi L / \sqrt{LC}$
- (xvi) एल.सी दोलनित्र दोलन की आवृति द्वारा दिया जाता है।
 - (अ) $2\pi / \sqrt{LC}$
 - (a) $\frac{1}{2\pi}\sqrt{LC}$
 - (\forall) $\sqrt{LC}/2\pi$
 - (द) $2\pi L / \sqrt{LC}$
- (xvii) The phase difference between the output and Input voltage of a CE Amplifier is
 - (a) 180°
 - (b) 0°
 - (c) 90°
 - (d) 270°
- (xvii) सी.ई. एम्पलीफायर के आउटपुट और इनपुट वोल्टेज के बीच कला का अन्तर कितना होता है।
 - (**33**) 180°
 - **(ৰ)** 0°
 - **(स)** 90°
 - (द) 270°

- The correct Relation between α and β is (x)
 - (a) $\beta = \frac{1}{1-\alpha}$
 - (b) $\beta = \frac{1}{1+\alpha}$
 - (c) $\beta = \frac{\alpha}{1 \alpha}$
 - (d) $\beta = \frac{\alpha}{1 + \alpha}$
- अल्फा और बीटा के बीच का सही संबंध है
 - (31) $\beta = \frac{1}{1 \alpha}$
 - (a) $\beta = \frac{1}{1+\alpha}$
 - (स) $\beta = \frac{\alpha}{1 \alpha}$
 - $\beta = \frac{\alpha}{1+\alpha}$
- Feedback in an Amplifier always help to (xi)
 - (a) Control its O/P
 - (b) Increase its gain
 - (c) Decrease its F/P resistance
 - (d) Decrease the bandwidth
- एम्पलीफायर में फिडबैक हमेशा मदद करता (xi)
 - (अ) इसके आउटपुट को नियंत्रित करने में
 - (ब) इसके लाभ में वृद्धि में
 - (स) इसके इनपुट प्रतिरोध में कमी में (द) बैडविड्थ में कमी में

- (b) Decreases
- (c) Remains unchanged
- (d) None of these
- अणी धारा फोड बैक एम्पलीफायर में, इनपुट
- **३**ि।
- (अ) वृद्धि
- (ब) कम्
- (स) अपरिवर्तित रहता है
- (द) इंचमें से कोई नहीं
- For an Ideal difference Amplifier the (ΛX)
- Ratio should be common mode Rejection (CMRR)
- (a) As high as possible
- (b) Constant
- (c) As low as possible
- $\forall n (b)$
- कम कामन मोड रिजेक्शन अनुपात (CMRR) होना एक आदश डिफरेन्स एम्पलीफायर के लिए (ΛX)
- । गुड़ीाह
- किं कर्म मि मल क इमि (स)
- **7**万7년 (월)
- (स) संभव के रूप में कम

- (a) Product of individual gain
- (b) Sum of individual gain
- (c) Ratio of stage gain
- (d) None of these
- केस्केड एम्प्लीफायर का गेन के बराबर
- **।** ई 156
- (अ) अवग–अवग गुन के गुणनफल
- (ब) व्यक्तिगत साभ का योग
- (स) एटेज गेन के अनुपात
- (द) इनमें से कोई नहीं
- (xiii) In a BJT largest current is
- (a) In the base
- (b) In the emitter
- (c) In the collector
- (d) None of these
- —ई ।प्राप्त ।प्राप्त मिन्नम मिन्न कि कु (iiix)
- । अधिर में धारा
- ाप्राप्त मिर्गिटर में धारा
- (द) इनमें से काई भी नहीं

21403

OR(अथवा)

Draw the circuit diagram of R-C coupled amplifier. Point out its advantage of disadvantage.

आर सी युगमित प्रवर्धक के सर्किट आरेख को खीचें तथा इसके लाभ और हानि को दर्शाय।

11. Draw the schematic diagram of a substractor using OP-Amp and explain its working.

OP-Amp का प्रयोग करते हुए एक सब्स्ट्रेक्टर के योजना बद्ध आरेख को खीचे और इसके कार्य की व्याख्या करें।

OR(अथवा)

Describe the various methods used for transistor biasing.

ट्रांजिस्टर बायसिंग के लिए इस्तेमाल विभिन्न तरीकों का वर्णन करें।

OR(अथवा)

Draw the circuit diagram of R-C coupled amplifier. Point out its advantage of disadvantage.

आर सी युगमित प्रवर्धक के सर्किट आरेख को खीचें तथा इसके लाभ और हानि को दर्शाये।

11. Draw the schematic diagram of a substractor using OP-Amp and explain its working.

OP-Amp का प्रयोग करते हुए एक सब्स्ट्रेक्टर के योजना बद्ध आरेख को खीचे और इसके कार्य की व्याख्या करें।

OR(अथवा)

Describe the various methods used for transistor biasing.

ट्रांजिस्टर बायसिंग के लिए इस्तेमाल विभिन्न तरीको का वर्णन करें।