#### NT5034

# 2019(Odd)

Time : 3Hrs.

Sem - V - Ec Power Elect.

1621504

Full Marks : 70

#### Pass Marks : 28

Answer all 20 questions from Group A, each question carries 1 marks.

ग्रुप-A से सभी 20 प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 1 अक है।

Answer all **Five** questions from **Group B**, each question carries **4** marks.

ग्रुप–B से सभी पाँच प्रश्नों के उत्तर दे, प्रत्येक प्रश्न का मान 4 अक है।

Answer all **Five** questions from **Group** C, each question carries 6 marks.

ग्रुप–C से सभी पाँच प्रश्नों के उत्तर दें, प्रत्येक प्रश्न का मान 6 अक है।

All parts of a question must be answered at one place in sequence, otherwise they may not be evaluated.

एक प्रश्न के सभी अंशों का उत्तर एक ही जगह (लगातार क्रम में) होना चाहिए, अन्यथा वे जाँचे नहीं जा सकते हैं।

The figure in right hand margin indicate marks. दाएँ पार्श्व के अंक पूर्णांक के सूचक हैं।

P.T.O

1621504

GROUP-A 7

7£05TN

: suoitdo 1x20=20 Choose the most suitable answer from the following **.**۲

- (b) Always increases with frequency frequency (a) Remains constant over a range of In an R-C coupled amplifier, the voltage gain (1)
- essent to snov (b) (c) Always decreases with frequency
- । डिन इंकि मि मेन्ड्र (२) (स) आवृति के साथ हमेशा घटता है (ब) आवृत्ति क साथ हमेशा बढ़ता है ई 1637 राष्ट्री में एउँ मींगुर कर (स) R-C जुड़े एम्प्लिफायर में, वोर्ल्जन गेन (i)
- (b) Increase the voltage gain Reating (a) Safe guard the transistor against over power amplifier mainly to The transformer is used in the output of a (11)
- (c) Step-up voltage gain
- (d) Match the load impedance with dynamic
- output resistance of the transistor

4£05TN

61

निष्ठन्ति कि **ア レ (i)** ア (i) ア (f) (j) ्छिली गिण्ण्यी प्रम न्द्र

### **O***B***(अंत्रेवा)**

\*\*\*

(ii) Relaxation oscillator i) Transformer coupled Amplifier Virte Notes on :

увтањячју நнъјв кршубр (i) ्छिली गिण्ण्यी प्रम न्द्र

10. Draw the circuit diagram of a series inverter and indicate the need for an optimum time margin.Also, Write the merits and demerits of this inverter.

18

6

6

NT5034

एक श्रेणी इनवर्टर का परिपथ आरेख खींचें तथा अनुकूलतम समय मार्जिन की आवश्यकता को दर्शायें। इस इनवर्टर की हानियाँ तथा लाभों को भी लिखें।

OR(अथवा)

What are the advantages and disadvantages of unidirectional as well as bidirectional controllers? Which one of these is preferred and why?

एकल—दिशा तथा द्विदिशा नियंत्रक के कौन—कौन लाभ तथा हानियाँ हैं ? इनमें से किसको अधिक पसंद किया जाता हैं तथा क्यों?

11. Write Notes on :

(i) Two quadrant chopper

(ii) Series and parallel operation of SCR

 (ii) शक्ति एम्प्लिफायर आउटपुट में मुख्यतः
 परिणामित्र का उपयोग होता हैः
 (अ) ट्राजिस्टर को अधिक गर्म होने से बचाने हेतु
 (ब) वोल्टेज गेन बढ़ाने हेतु
 (स) वोल्टेज बढ़ाने हेतु

- (द) ट्रांजिस्टर के डायनेमिक आउटपुट प्रतिरोध के साथ भार इंपिडेंस को मिलान करने हेतु
- (iii) Cross-over distortion occurs in
  - (a) Class A amplifier
  - (b) Class B amplifier
  - (c) Class C amplifier
  - (d) Push-pull amplifier
- (iii) क्रॉस-ओभर विरूपण पाया जाता है:
  - (अ) क्लास -A एम्प्लिफायर में
  - (ब) क्लास -B एम्प्लिफायर में
  - (स) क्लास -C एम्प्लिफायर में
  - (द) पुस-पुल एम्प्लिफायर में
- (iv) Class AB operation is often used in power amplifier in order to
  - (a) Get maximum efficiency
  - (b) Remove even harmonics
  - (c) Overcome cross-over distortion
  - (d) Reduce collector distortion

9. What is dual converter ? Explain the working of	
। रेक ाष्ट्राष्ठ कि कप्र फ़िकी । उँ ाष्फ्र किंफ्रि	
की आख्या करें। कम्पुटेशन स्कीम के विभिन्न	
शात्रस्टिर तमिपश में कम्युटेशन की आवश्यकता	
17 1621504 17 1621504	

 What is dual converter? Explain the working of non-circulating single phase dual converter with diagram.

ड्यूल कनवटर क्या हैं? स्वच्छ आरेख के साथ गैर परिसंचरण एकल कला ड्यूल कनवर्टर का वर्णन करें l

#### **OB**(સંગ્રવા)

Distinguish between voltage commutation and current commutation in thyristor circuits. Discuss, how voltage across the commutating capacitor is reversed in a commutating circuit.

भायरिस्टर परिपर्धों में वोल्टेज कम्युटेशन तथा धारा कम्युटेशन के बीच अन्तर स्पष्ट करें। एक कम्युटेटिंग परिपथ में कम्युटेटिंग धारित्र का वोल्टेज कैसे उलट जाता है? समझायें।

> 1621504 4 MT5034
>  (iv) शकित प्रस्लिफायर में क्लास AB ऑपरेशन का प्रयोग किंके जाने के लिए
>  (iv) शहत्तम दक्षता पाने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के हिए करने के लिए
>  (iv) महत्तम दक्षता पाने के के म करने के लिए

(v) The ratio of latching current to holding current is

- 2.0 (b)
- (1, 0, 0)
- 0.1(d)
- č.ľ ())
- č.2 (b)

(v) लीवेंग धारा तथा होर्जिंग धारा का अनुपात

- :<del>§</del>
- *с*.0 **(**Ю)
- 0.1 **(Þ)**
- 5 [(E)
- く、〔(野) う。〔(王)
- ८<sup>.</sup>८ (२)

evods of the above

(vi) For thyristor, pulse triggering is preferred to de triggering because
(a) Gate dissipation is low
(b) Pulse system is simpler
(c) Triggering signalling is required for a very short duration

1621504	16	NT5034		
विभिन्न प्रकार के	शक्ति एम्प्लिफायज	र का वर्गीकरण		
करें। वर्ग—A लार्ज—सिग्नल एम्प्लिफायर की				
बनावट तथा कार्य	का वर्णन करें।			

## OR(अथवा)

Discuss the importance of di/dt rating during the turn on process of a thyristor.

```
एक थायरिस्टर के टर्न—ऑन विधि के दौरान di/dt
रेटिंग के महत्त्व का वर्णन करें।
```

8. What is cross over distortion ? How it can be minimised ?

6

क्रॉस—ओभर विरूपण क्या है? इसको कैसे कम किया जा सकता है?

# OR(अथवा)

Explain the need of commutation in thyristor circuits. What are the different methods of commutation schemes? Discuss any one. 1621504

(vi) थायरिस्टर के लिए, पल्स ट्रिगरिंग के लिए डी0 सी0 ट्रिगरिंग को वरीयता दी जाती है, क्योंकि

- (अ) गेट डिसिपेशन निम्न होना
- (ब) पल्स पद्धति सरल होना
- (स) ट्रिगरिंग सिग्नल की जरूरत बहुत कम अवधि के लिए होना
- (द) उपरोक्त सभी
- (vii) A TRAIC can be triggered ON by
  - (a) +Ve or -Ve Voltage at gate
  - (b) +Ve or -Ve Voltage at either anode
  - (c) Only +Ve Voltage at either anode
  - (d) Both (a) and (b)
- (vii) एक ट्रयक को ट्रिगर ऑन किया जाता है:
   (अ) घनात्मक तथा ऋणात्मक वोल्टेज गेट पर देकर
  - (ब) घनात्मक या ऋणात्मक वोल्टेज किसी भी ऐनोड पर देकर
  - (स) केवल घनात्मक वोल्टेज किसी भी ऐनोड पर देकर
  - (द) दोनों (अ) तथा (ब)
- (viii) For constructing a relaxation oscillator (a) Zener diode is used
  - (b) CRO is used
  - (c) UJT is used
  - (d) DIAC is used

				51日	
			<u>குக்கு</u>	சுதா க தத்திர்த் குடி முக (த)	
				(स) संदर्भित केल्ल	
				मि कि रुज्यमी कृष्ठिक (ब्र)	
				(अ) इनपुट वोल्टेज का परिमाण	
				क्रिक एहमि	
			<u>Š</u>	वोल्टेज को विनियमित किया जाता	
	ा आम ईर्	र्फन्गरम	अखटतेट	ុ៍ មេរាទ្យម អ្នកស្រួង ព្រៃនេ	(xi)
	ार्भ्रमेर कि 0प्रारः 0मि 0म्प्र कप्र क	<u> 4617</u>		transistor.	
			SSB	(d) Voltage drop across the series p	
	וי	Explain		(c) Reference voltage	
λ. K	the advantages of 1 KIAC over an SC	SI 18A M		(b) Gain of the feedback transistor	
UUL		., "	···· 9	(a) Magnitude of the input voltage	
			colling the	output voltage is regulated by contr	
	0४(अन्नवा)		ədt ti	In a feedback series regulator circu	(xi)
				ार्गाप्र एक कथाङ (ج)	
	रई फाल एकी	<u>फिंक</u> मि		(स) यू० जे० टीठ का प्रयोग	
kpf	ிர  தால் நில	ोकि क्षि		(ब) सी0 आर0 ओर व्योग	
t				(अ) जीनर डायोड का प्रयोग	
•	j	circuits		:ई 16वि	
	free wheeling diode used in rectifier	si ydW .d	.9 हुई नि	एक रिजेक्शेसन आंसिलेटर को बन	(iiiv)
t05129	I SI	7E034	N teosin	9	1621504

# (x) The basic difference between a series regulator and a shunt regulator is (a) The amount of current that can be handled (b) The position of control element (c) The type of sample circuit

(d) The type of error detector

7. Classify the different types of power amplifiers.
 7. Describe constructional feature with working of a class A large-signal Amplifier.
 6

**GROUP - C** 

। <u>र्</u>रु भिन्न क निष्ट्र को मिन्न

Answer all Five Questions.

 $0 \epsilon = \epsilon x 9$ 

1621	504 14	NT5034	NT5034	7 1621504
	I-V अभिलक्षण की सहायता से एव	9 थायरिस्टर के	(x)	एक श्रेणी रेगुलेटर तथा पार्श्व रेगुलेटर के
	विभिन्न मोड के संचालन की व्यार	या करें।		बीच बुनियादी अन्तर हैः (अ) धारा की मात्रा जिससे वो संचालित होता है
	OR(अथवा)			(ब) नियंत्रण तत्व की स्थिति (स) सैम्पल परिपथ का प्रकार (द) त्रुटि डिटेक्टर का प्रकार
	What are the necessary conditions	for turning-on		
	of an SCR?		(xi)	What are the advantages of switching power supplies over linear power supplies? (a) The devices operate in linear/active region
	एक एस0 सी0 आर0 के टर्निंग—अ	ॉन होने के लिए		(b) The devices operate as switches
	आवश्यक शर्तें कौन—कौन हैं ?			<ul><li>(c) Power losses are less</li><li>(d) (b) and (c) both</li></ul>
5.	Describe the principle of step-up of	hopper. 4	(xi)	रैखिक शक्ति सप्लाई की तुलना में स्वीचिंग शक्ति सप्लाई का क्या लाभ है? (अ) युक्ति कार्य करता है रैखिक/सक्रिय क्षेत्र में
	स्टेप—अप चौपर के सिद्धान्त का वर्णन करे	णेन करे।		(ब) युक्ति स्वीच की तरह कार्य करता है (स) शक्ति हानि कम होता है
	OR(अथवा)			(द) (ब) तथा (स) दोनों
	Explain the working of parallel in	verter.	(xii)	<ul><li>TRIAC cannot be used in</li><li>(a) AC voltage regulator</li><li>(b) Cycloconverters</li><li>(c) Solid state type of switch</li></ul>
				× / / · ·

(d) Inverter

समानान्तर इनवर्टर के कार्यों की व्याख्या करें।

<b>†0512</b> 9	2034 13 10	<b>STN</b>	7E0STN	8	1051204
	<b>O</b> B(अञ्चया)		ात्राण एकी हिन	भिष्रम्ह कि काष्ठ्र में स्पत्ती हुः	(iix)
uou	Compare between common emitter and comn		<u>75</u>	 6.17 (昭) 여년 0년 (昭)	
	collector Amplifier.			ू साइक्ल किनवर्टर (ब्र) साहक्ल क्लिड स्टेट स्वीच	
र्क प्रष	नकरूमीए रुउक्रिक नमॉक १७६ रुउमीए नमॉक			र्रक्तइ (इ)	
	बीच तुलना करें।		controlled bridge oltage and	In a single-phase full-wave rectifier, minimum output v	(iiix)
4	Yhat is intrinsic stand off ratio of a UJT ?	.е	re obtained at	maximum output voltage a which conduction angles? (a) 0°, 180° Respectively (b)180°,0° Respectively	
र्ष भ	ာ၉၉ ကျံေဆ <del>ပ်</del> နာ <del>စမှာပါ</del> နှင့် စနာ		1	(c) 0°, 0° Respectively (d) 180°, 180° Respectively	
	रेंडे तमझते हैं?		मित्र बिज	फ़िन फर्म-गिमू 16क लक्ष्	(iiix)
	ОВ(अञ्चय)		ट कील्टेज तथा भूम परिक निर्मकी 1	र्भवरम्यस् में, कम आउटपु अधिकतम आउटपुट वोल्टेज प्राप्त होगा?	
s fo	Enumerate the input performance parameters rectifier.			(अ) 0°, 180° कमश्चाः (स) 0°, 0°, 0° कमश्चाः (स) 0°, 180°, 180°, कमश्चाः	
Te	க <i>'</i> செ்தயுடி நிதது தழுந்த க் தழால் தித் கற		working in the	In a two quadrant converter ist and 2nd quadrants	(vix)
ŧ	<b>ا جھ اس اس جھ ا</b> Describe the different modes of operation of s	<b>'t</b> '	oltage are always negative ditve or negative	<ul> <li>(a) Load current and load v positive</li> <li>(b) Load current is always i</li> <li>(c) Load current can be positive</li> </ul>	
V	soitsingtoeredo V-I to alga dtiw rotsinydt		ouage are always	(d) Load current and load V	

ovitegon

thyristor with help of I-V characteristics. 1 4. Describe the different modes of operation of a

1621504	4 12	NT5034	NT5034	9 1621504
(x	x) वोल्टेज एम्प्लिफायर में, भार प्रति है: (अ) अधिक से अधिक (ब) कम से कम (स) आउटपुट इम्पिडेंस के बराबर (द) इनपुट इम्पिडेंस के बराबर	रोध होता र	(xiv)	दो क्वाडरेंट (चतुभुर्ज) कनवर्टर,1st तथा 2nd क्वाडरेंट (चतुभुर्ज) में कार्य करता है जिसमें (अ) भार धारा तथा भार वोल्टेज हमेशा धनात्मक होता है (ब) भार धारा हमेशा ऋणात्मक होता है (स) भार धारा धनात्मक या ऋणात्मक होता है (द) भार धारा तथा भार वोल्टेज हमेशा ऋणात्मक होता है।
			(xv)	In a three phase full-wave ac to dc converter, the ratio of output ripple frequency to the supply voltage frequency is (a) 2 (b) 3 (c) 6 (d) 12
Answe सभी प 2. E po	GROUP B er all Five Questions. गाँच प्रश्नों के उत्तर दें। xplain an over load protection in a reg ower supply. गुलेटेड शक्ति आपूर्ति में अधिक भार	4 x 5 = 20 gulated 4 से सुरक्षा	(xv) (xvi)	एक त्रिकला पूर्ण—तरंग ए० सी० से डी० सी० कनवर्टर में, आउटपुट रिप्पल आवृत्ति तथा आपूर्ति वोल्टेज आवृत्ति का अनुपात होता है (अ) 2 (ब) 3 (स) 6 (द) 12 A power chopper converts (a) ac to dc (b) dc to dc (c) dc to ac (d) ac to ac
				Р.Т.О

डल्लु० एम० इनवटेर के प्रकल–मल्स	оfр (xix)	हें   जब टाइप—А तथा टाइप—B दोनों क्रमशः	
		бई уक ури B-рзіз уфора के ури	
080	$(\mathbf{p})$	पूक ढीo सीo मोटर का परिचालन टाइप—A	(іітх)
ingle-pulse modulation of PWM inver n harmonic can be eliminated if pulse th is equal to 36° 36°	s nI       (xix)         lfili       (xix)         biw       (a)         (b)       (c)         (c)       (c)	operation respectively? (a) Plugging and motoring (b) Motoring and plugging (c) Regenerative braking and motoring (d) Motoring and regenerative braking	
बढ़ता है 1 <sub>0</sub> के साश बढ़ता है लेकिन C के साश घटता है	(원)	A de motor operated from a type A chopper is switched to type B chopper. How does the motor operate when type A and B are in	(iivx)
टेज कम्युटेटेड चौपर में, प्रभावी ऑन य बढ़ता है 1 <sub>0</sub> साथ ही साथ C के साथ के साथ भी घटता है 1 <sub>0</sub> साथ ही साथ C के साथ विके मूाथ घटता है लेकिन C के साथ	<mark>эбр</mark> (іііүх) НР (Ю) (Р) (Р)	एक शक्ति त्रोपर बदलता है: (अ) ए० सी० से डी० सी० (स) डी० सी० से ए० सी० (द) ए० सी० से ए० सी०	(ivx)
1791 11	7505LN	01	<b>705</b>

cyobber (iiivx) The effective period in a voltage commutated

गकी ह हमिल्म्म एक गरीउमि (इ)

ार्भें में तथा तथा महि हि (म)

र्गार्ग्रिक शिक मिर्क र्र्जाम कि डि तर्रधाक

ार्गतिल्य तथा तथा (ब)

फ्रींजीम सक्ष गर्मान्न (फ्र)

1621504

(b) Decreases with Io as well as c (a) Increases with load current Io as well as c

(c) Decreases with Io but increases with c

(d) Increases with Io but decreases with c

- क साथ क्षाम क क्षाम क र <u>एव</u> С
- əsınd 1 , srotrovni M
- हो सकता है अगर पल्स विद्श बराबर होगा मिद्यूलेशन में, पॉबवा हामोनिक्स समाप्त (XIX)
- (₫) 15° (**31**) 30°
- **(H)** 36°
- ◦801 (놀)
- (a) As large as possible əq pinous In voltage amplifiers the load resistance (xx)
- oldissoq as llama ak (d)
- (c) Equal to output impedance